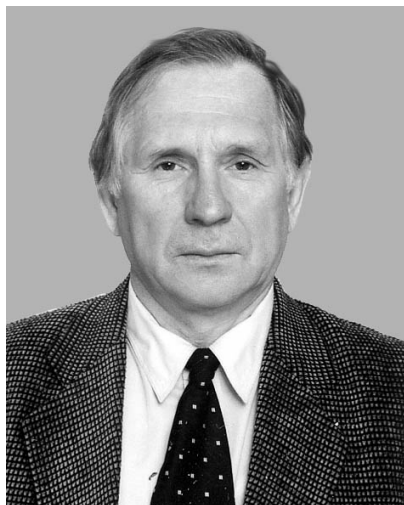




ДЕРБУНОВИЧ Леонід Вікторович (02. 12. 1939, м. Шепетівка, нині Хмельн. обл.) — фахівець у галузі обчислювальної техніки. Доктор технічних наук (1990), професор (1991). Закін. Харків. політех. інститут (1961), де відтоді й працює (нині Нац. тех. університет «Харків. політех. Інститут»): 1975–92 — наук. кер. галузевої н.-д.

лаб. тех. діагностики каф. автоматики і телемеханіки, від 1991 — професор кафедри автоматики й упр. у тех. системах. Розробляє методи тестопридат. проектування і тех. засоби функціон. та тест. діагностування склад. цифр. пристроїв, програмов. мікропроцесор. контролерів.

Основні праці

Самосинхронизирующий процессор для решения систем линейных алгебраических уравнений // Гибрид. вычислит. машины и комплексы. К., 1979; Проектирование полностью самопроверяемых схем контроля на программируемых логических матрицах // Автоматика и телемеханика. 1986. № 4; Локализация дефектов в цифровых схемах с использованием метода обобщенной контрольной точки // ЭМ. 1988. № 3; Диагностические процессоры в системах управления технологическим оборудованием // Изв. вузов. Энергетика. 1988. № 9; Pseudoexhaustive TPS based on nonlinear feedback shift registers // Информ.-управляючі системи на залізнич. транспорті. 2005. № 5 (усі – у співавт.).

П. О. Качанов

Бібліографічний опис:

Дербунович Леонід Вікторович / П. О. Качанов // *Енциклопедія Сучасної України* [Електронний ресурс] / Редкол.: І. М. Дзюба, А. І. Жуковський, М. Г. Железняк [та ін.] ; НАН України, НТШ. — К. : Інститут енциклопедичних досліджень НАН України, 2007. — Режим доступу: <https://esu.com.ua/article-26050>

2001-2025 © Ця енциклопедична стаття захищена авторським правом згідно з чинним законодавством України ([докладніше](#)).